

PANNON EGYETEM, Veszprém
Digitális Rendszerek és Számítógép Architektúrák
Levelező BSc képzés (VEMKKN3214A)
2018/19. tavaszi félév - Tárgeytematika

Időpont	Téma	Előadó
<u>1. alkalom (4 óra)</u> február 9. Szombat (I/416 terem. 11:30 – 15:00)	Bevezetés, merre tart az informatika? Számítógép generációk (röviden) / Számábrázolás.	Dr. Vörösházi Zsolt
<u>2. alkalom (4 óra)</u> február 23. Szombat (I/416 terem. 8:00 – 11:15)	Aritmetikai logikai egység: adatkezelés (összeadó-, kivonó-, szorzó-, osztó áramkörök)	Dr. Vörösházi Zsolt
<u>3. alkalom (4 óra)</u> március 2. Szombat (I/416 terem. 8:00 – 11:15)	Utastás-végrehajtás folyamata: címezési módok és utastás kódok. <i>RISC, CISC processzorok</i>	Dr. Vörösházi Zsolt
<u>4. alkalom (4 óra)</u> március 9. Szombat (I/414 terem. 8:00 – 11:15)	Vezérlő egységek, Programozható vezérlő egységek (PLA, PAL, CPLD), Mikroprogramozott vezérlő egységek.	Dr. Vörösházi Zsolt
<u>5. alkalom (4 óra)</u> április 6. Szombat (I/416 terem. 8:00 – 11:15)	I/O műveletek: <i>aszinkron és szinkron protokollok, arbitráció.</i> PCI, PCI-Express, SCSI buszok.	Dr. Vörösházi Zsolt
<u>6. alkalom (2 óra) ZH</u> április 27. Szombat (I/416 terem. 8:00 – 9:30)	Zárthelyi dolgozat Vizgára bocsátás feltétele: ZH-n, vagy PótZH-n min. 2-es érdemjegy megszerzése! ZH-n megajánlott 4-est, 5-öst lehet szerezni. ZH megírása kötelező! (Részletek: Neptun)	Dr. Vörösházi Zsolt
<u>PótZH:</u> május 4. Szombat (I/416 terem. 8:00 – 9:30)	PótZH	Dr. Vörösházi Zsolt

Veszprém, 2019. február 7.

Dr. Vörösházi Zsolt
tárgeyfelelős