

Digitális Rendszerek és Számítógép Architektúrák

Vizsga tételsor (2018/19)

Mérnök Informatikus BSc nappali képzés

1. Numerikus információ ábrázolás: egész/fix/lebegőpontos számok
2. Nem-numerikus információ ábrázolás: Hamming kódolás
3. ALU felépítése és működése
4. Összeadó/Kivonó áramkörök
5. Szorzó áramkörök
6. Osztó áramkörök
7. Digitális építőelemek (regiszterek, MUX-ok, kódolók)
8. Utasítás kódolás
9. Címzési módok
10. RISC vs. CISC számítógép architektúrák
11. Vezérlő egységek I: klasszikus modellek, Mikrokódos vezérlők
12. Vezérlő egységek II: PLD-k, FPGA-k
13. HLS: magas szintű szintézis alapjai, (CFG, DFG)
14. Input / Output protokollok, arbitráció
15. I/O buszrendszerek: PCI